

Świdnica, dnia 21.11.2023 r.

ROI.130.3.2023

Wszyscy Wykonawcy

Dot. postępowanie o udzielenie zamówienia publicznego prowadzonego w trybie przetargu nieograniczonego P-130/XI/23 „Dostawa sprzętu komputerowego i oprogramowania oraz instalacja i konfiguracja klastra komputerowego dla Urzędu Miejskiego w Świdnicy.

Zamawiający zgodnie z art. 284 ust. 2 ustawy z dnia 11 września 2019 r. – Prawo zamówień publicznych (Dz. U. z 2023 r. poz. 1605) udziela wyjaśnień do zapytań złożonych w przedmiotowym postępowaniu.

Pytanie nr 1

W dokumencie OPZv5, rozdział II. Minimalne parametry sprzętu komputerowego i oprogramowania, stanowiącym załącznik do postępowania P-130/XI/23 Dostawa sprzętu komputerowego i oprogramowania oraz instalacja i konfiguracja klastra komputerowego dla Urzędu Miejskiego w Świdnicy, rozdział IV, w punkt 2. Serwer Ilość: 3 sztuki, podpunkt 4, Zamawiający opisał wymaganie: „Płyta główna wspierająca zastosowanie procesorów od 8 do 60 rdzeniowych, mocy do min. 350W i taktowaniu CPU do min. 3.6GHz.” Pragniemy zwrócić uwagę, że w/w wymagania są ograniczeniem konkurencji ponieważ jedynie serwery oparte o procesory firmy intel są w stanie sprostać temu wymaganiu co jednocześnie skutecznie uniemożliwia zaoferowanie rozwiązań opartych o innego producenta, np. firmę AMD, której procesory są równie lub bardziej wydajne niż konkurencji. Płyty główne dostarczane z procesorami AMD pozwalają na instalacje procesorów do 128 rdzeni. Dopuszczenie rozwiązań opartych o AMD EPYC pozwoli na doprowadzenie do konkurencyjności na poziomie procesorów i jednocześnie pozwoli Zamawiającemu na uzyskanie bardziej wydajnego środowiska przy niższej cenie. 1. Zwracamy się z pytaniem, czy zamawiający uzna za równoważne rozwiązanie pozwalające na instalacje procesorów co najmniej 60 rdzeniowych?

Odpowiedź nr 1.

Zamawiający uzna za równoważne rozwiązania pozwalające na instalacje procesorów co najmniej 60 rdzeniowych.

Pytanie nr 2

W podpunkcie 7, Zamawiający opisał wymaganie: „(Płyta główna z minimum 32 slotami na pamięć i umożliwiającą instalację do minimum 8TB.” Zwracamy uwagę, że wymaganie, aby serwer posiadał, 32 gniazda pamięci RAM DDR5, obsługa min. 8TB pamięci RAM ogranicza konkurencyjność tylko i wyłącznie do procesorów firmy intel. Wymaganie wydaje się niezasadnym w kontekście wymagania co do wyposażenia w rzeczony RAM na poziomie " Pamięć operacyjna: min. 512GB RDIMM nie gorsze niż DDR5 4800 MT/s w modułach pamięci o pojemności min. 32 GB każdy", a więc niemal 215 razy mniej. Aktualnie środowiska wyposażone w pełne obsadzenie slotów RAM na poziomie 8TB są niezwykle rzadkie i w skali kraju są niemal niespotykane. Wydaje się więc, że te wymagania jest zdecydowanie zawyżonym i jednocześnie skutecznie ogranicza konkurencyjność. Ponadto to Zamawiający wymaga, aby dostarczone pamięci ram pozwalały na przesyłanie danych z prędkością 4800MT/s. W przypadku pełnego obsadzenia 16 slotów per procesor, układu zwany 2 DPC (2 x DIMM Per Channel) prędkość przesyłania danych zauważalnie spada o około 10% i nie będzie wynosić wymaganych 4800MT/s. 2. W związku z powyższym czy Zamawiający uzna za równoważne serwery posiadające płytę główną posiadającą 24 sloty/ 12 per procesor kości RAM obsługujące do 6TB pamięci operacyjnej RAM?

Odpowiedź nr 2.

Zamawiający nie uznaje za równoważne serwery posiadające płytę główną posiadającą 24 sloty/12 per procesor kości RAM obsługujące do 6TB pamięci operacyjnej RAM”.

Pytanie nr 3

W podpunkcie 7 Zamawiający opisał wymaganie: „Obsługa zabezpieczeń: Advanced ECC, Online Spare, Memory Mirroring, Memory Patrol Scrubbing”. Powyższy zapis jest ograniczeniem konkurencyjności, ponieważ pozwala na zaoferowania tylko i wyłącznie serwerów bazujących na procesorach od firmy intel jednocześnie uniemożliwiając Zamawiającemu otrzymania ofert o równych lub lepszych parametrach bazujących na wiodącym producencie procesorów AMD. Jednocześnie chcieliśmy zwrócić uwagę, że zabezpieczenie pamięci operacyjnej realizowane przez funkcjonalności, Online Spare, Memory Mirroring, Memory Patrol Scrubbing (specyficzne tylko dla procesorów intel), może być w sposób równie lub nawet bardziej efektywnie realizowane przez mechanizmy Advanced Memory Device Correction natywnie dostępne na platformach serwerach bazujących na procesorach AMD. Ponadto Mechanizm Memory Mirror jest niezwykle rzadko wykorzystywanym, ponieważ jego użycie powoduje zablokowanie połowy pamięci operacyjnej na potrzeby spare przez co efektywnym wykorzystywane jest tylko połowa dostępnej pamięci RAM to znacząco podraża wartość całego serwera oraz koszty utrzymania infrastruktury. 3. W związku z powyższym, zwracamy się z prośbą o modyfikację niniejszego punktu poprzez wykreślenie wymagania „Obsługa zabezpieczeń: Advanced ECC, Online Spare, Memory Mirroring, Memory Patrol Scrubbing” oraz/ lub wprowadzenie równoważności pozostałych wymagań przez zaoferowanie serwera oferującego zabezpieczenie pamięci RAM serwera dzięki mechanizmom RAS (Memory Reliability, Availability, and Serviceability) realizowanym przez Advanced Memory Device Correction.”

Odpowiedź nr 3.

Zgodnie z zapisami Specyfikacji Warunków Zamówienia, w szczególności pkt VI, pkt 15:

Jeżeli w SWZ bądź w załącznikach do SWZ zostały wskazane jakiejkolwiek nazwy producenta, nazwy własne, znaki towarowe, patenty, normy czy pochodzenie (materiałów lub urządzeń), należy przyjąć, że Zamawiający zawsze dopuszcza rozwiązanie równoważne. Celem niniejszego postępowania jest osiągnięcie określonej w SWZ jakości i funkcjonalności, a nie nabycie materiałów lub urządzeń konkretnej marki lub producenta. Z tych względów Zamawiający dołożył należytej staranności, aby przedmiot zamówienia nie został opisany przez wskazanie znaków towarowych, patentów lub pochodzenia, źródła lub szczególnego procesu, które mogłyby doprowadzić do uprzywilejowania lub wyeliminowania niektórych wykonawców lub produktów.

Zamawiający dopuszcza wprowadzenie równoważności pozostałych wymagań przez zaoferowanie serwera oferującego zabezpieczenie pamięci RAM serwera dzięki mechanizmom RAS (Memory Reliability, Availability, and Serviceability) realizowanym przez Advanced Memory Device Correction.

Sporządził: P. Holband

SEKRETARZ MIASTA
Maciej Rataj